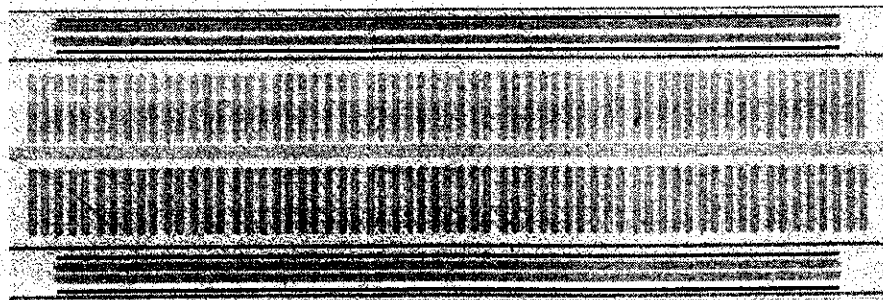
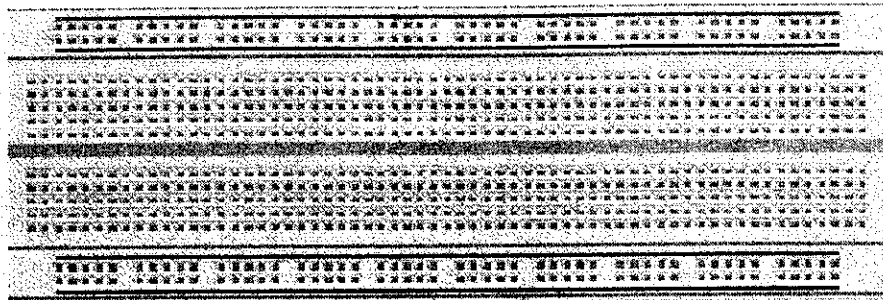


راهنمای استفاده از بردبورد

روشهای مختلفی در اتصال مدارهای تازه طراحی شده وجود دارد (استفاده از بورد های سوراخ دار قابل لحیم کاری، Bread Board) در چنین روشهایی معمولاً از اتصالاتی استفاده می شود که به راحتی قابل تغییر و تصحیح باشند، تا اشکالات مشاهده شده در مدار را بتوان به سرعت و سادگی رفع نمود. روش استفاده از بردبورد از لحاظ سرعت قرار دادن اتصالات بر تمام روشهای دیگر برتری دارد.

نقشه روپشت بورد ها در زیر آمده است، نحوه اتصالات بورد را به خاطر بسپارید.



روشهای نام گذاری مدارهای مجتمع دیجیتال

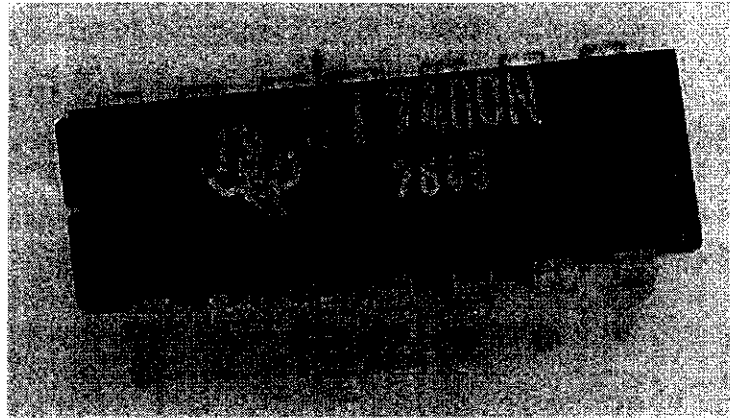
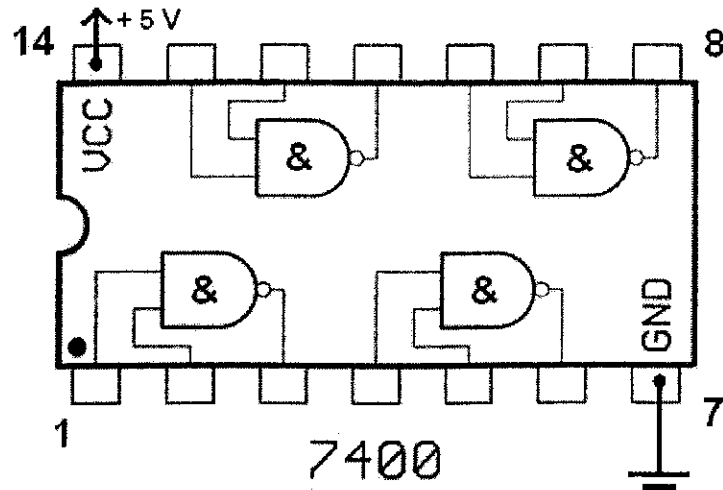
در صنعت الکترونیک پس از فرگیری مطالب باید بتوانیم دستگاه های الکترونیکی را طرح و یا تعمیر کنیم. به هر حال به قطعاتی برخورد خواهیم کرد که از تولید کنندگان مختلف تهیه شده اند و روی هر کدام کد مشخص کننده ای نوشته شده است. برای بهتر کار کردن و سریع تر تصمیم گرفتن در مورد قطعات بهتر است بتوانیم از روی اعداد نوشته شده روی قطعات تا حدودی به مشخصات عمومی ورودی و خروجی و نوع عملکرد آن هابی ببریم.

در این جا می خواهیم مدارهای مجتمع دیجیتال (Digital Integrated Circuits) را دسته بندی کرده و کدهای نوشته شده روی آن ها را تشریح کنیم. گرچه برای بدست آوردن اطلاعات کامل باید به کاتالوگ ارائه شده توسط سازمان رجوع کرد.

بعد از آن که در سال 1959 اولین مدار مجتمع دیجیتال پایه عرصه وجود گذاشت شرکت های مختلف انواع گوناگون از این سری مدارها را طرح کرده و به بازارهای الکترونیک سرازیر کردند که در این میان بعضی از آنها مورد استقبال شدید مهندسان الکترونیک قرار گرفتند و به همین دلیل سایر سازندگان قطعات الکترونیک نیز برای ساخت مدارهای مشابه و کارا تر از مدارهای قبل به رقابت برخاستند و برای آنکه بتوانند اجناس خود را به فروش برسانند از کدهایی نظیر آنچه مبتکران اولیه بر روی طرح خود نهاده بودند، استفاده کردند و کم کم مساله کپی کردن از بین رفت یعنی پس از مدتی از این گونه مدارهای مجتمع به عنوان یک خانواده از یک مجموعه بزرگ مدارهای دیجیتال نام برده میشد و خانواده ها را با شماره های IC موجود در بازار مشخص کردند. به عنوان مثال می توان از شرکت

Texas Instrument که مبتکر طرح مدارهای مجتمع خانواده TTL

(Transistor-Transistor Logic) بود نام برد که اولین تولید خود را SN 7400 نامید که شامل چهار گیت NAND دو ورودی است و پس از آن SN 7401 و SN 7402 و... را که توابع ترکیبی دیگر را انجام می دادند و از نوع TTL هستند را در خط تولید قرار داد و پس از آن شرکت های دیگر مانند Motorola و Signetics و National Semiconductor، آی سی های خود را تحت عنوان های مشابه نام گذاری کردند.



که تنوع این طرحها در شماره IC به قرار زیر است:

نام IC	نام شرکت سازنده
SN 7400	Texas Instrument
DM 7400	National Semicondutor
ITT 7400	ITT
T 7400	Signetics
Zn 7400	Ferranti
SN 7400	Motorola

واندکی بعد مصرف کننده های قطعات الکترونیکی کل خانواده را با شماره 7400 نامگذاری کردند بعدها بطور خلاصه آن را سری 74 نامیدند.

در همین ایام برای تغییر دادن بعضی از مشخصات TTL مانند سرعت، توان مصرفی، مصنوعیت در برابر نویز و... تغییراتی در طرح اولیه TTL داده شد، ولی چون شکل ظاهری IC و روابط منطقی در این طرحها درست همانند خانواده اصلی TTL بود، لذا این طرحها نیز تحت عنوان خانواده منطقی TTL نامیده شدند و مهمترین انواع طرحها عبارتند از:

Basic TTL	منظور همان خانواده اصلی است	(-)
HTL	High Speed TTL	(H)
LTL	Low Power TTL <i>توان مصرفی کم</i>	(L)
STL	Schottkey TTL <i>سرعت بالا</i>	(S)
AST	Advanced schottkey TTL	(AS)
SST	Super Schottkey TTL	(SS)
FST	Fast Schottkey TTL	(FS)
LST	Low Power Schottkey TTL <i>توان مصرفی کم سرعت بالا</i>	(LS)
ALS	Advanced Low Power Schottkey TTL	(ALS)
CMOS	The TTL Compatible CMOS	(C)

که تنوع این طرحها در شماره آی سی ها به قرار زیر است:

شماره IC	نوع طرح
7400	Basic
74H00	HTL
74L00	LTL
74S00	STL
74LS00	LST
74AS00	AST
74C00	CMOS

و از آنجاکه در مصارف ارتشی و صنعتی از قطعات الکترونیکی با اطمینان بیشتر و تحمل درجه حرارت و رطوبت بالاتر بهره گرفته میشود، لذا خانواده های جدید که پایه ها و شکل بسته بندی آنها کاملاً شبیه خانواده TTL استاندارد است نیز معرفی شدند که فقط دو شماره اول آنها با IC های قبلی متفاوت بود.

74----	0C ___ +70C	مصارف خانگی
64----	-55C ___ +85C	مصارف صنعتی
54----	-55C ___ +125	مصارف نظامی

و از این پس خانواده TTL را مجموعاً سری 74/54 نامیدند.

لذا به عنوان مثال تمام IC های زیر از نظر منطقی یکسان بوده و شکل ظاهری آنها شبیه هم است ولی دارای کیفیت-سرعت-توان مصرفی-درجه حرارت کارکرد-ضریب اطمینان متفاوت هستند و بازار کارخانه های متفاوت به بازار عرضه شده اند.

SN 74153

DM64H153

SN 74LS153

ITT54ALS153

موضوع دیگری را که از نوشته های روی IC میتوان تشخیص داد جنس روکش IC و نوع بسته بندی آن است که معمولاً یک یا دو حرف در سمت راست کد IC نوشته می شود که هنگام سفارش قطعه حتماً در لیست سفارش کالا قید میشود، این حروف عبارتند از:

M	Metal	فلزی
P	Plastic	پلاستیکی
G	Glass	شیشه ای
C	Ceramic	سرامیکی
Q	Quartz Window	باینجره کوارتزی

حروف دیگری نیز برای نوع بسته بندی IC به کار می رود که با مراجعه به کاتالوگ مشخص می شود:

DIP	پایه هادر دوردیف موازی
QIL	پایه هادر چهار خط اطراف IC
TOS	ده پایه ای به شکل استوانه
Flat	پایه هادون خم خارج شده اند
Chips	اصولا پایه وجود ندارد فقط نقاطی کوچک جهت لحیم کردن مستقیم مورد استفاده قرار می گیرد

تابه حال در مورد خانواده TTL بحث شد که در گیت پایه این خانواده از ترانزیستورهای npn استفاده شده است.

خانواده دیگری که مدارهای مجتمعی مشابه با خانواده TTL دارد خانواده CMOS است که از ترانزیستورهای اثر میدان (FET) کانال n و کانال p در ساختمان گیت پایه بهره گرفته است.

Complementary Metal Oxide Semiconductor

مهمترین نکته در IC های خانواده CMOS جریان ورودی کم و در نتیجه توان مصرفی کم این IC ها است. شرکت RCA مدارهای مجتمع خانواده CMOS را با کد CD40XX عرضه می کند.

شماره IC	تکنولوژی ساخت	
CD 4000	CMOS	مصارف عادی
CD 4500	CMOS	مصارف نظامی

تنوع طرحهای خانواده CMOS به قرار زیر است:

HC High speed CMOS

HCT High speed CMOS with TTL Inputs

خانواده دیگری که IC های با تاخیر کم و بالطبع توان مصرفی بالا عرضه می کند خانواده ECL (Emitter Coupled Logic) است.

قطعات این خانواده باکدهای زیرموجودند:

اولین سازنده	شماره قطعه	کدسری	تکنولوژی ساخت
MC	1000	1k	ECL
MC	10000	10k	ECL
MC	16000	16k	ECL

بنابراین بر روی ICهای امروزی پنج ناحیه قابل تشخیص است:

SN: کدمشخص کننده سازنده IC

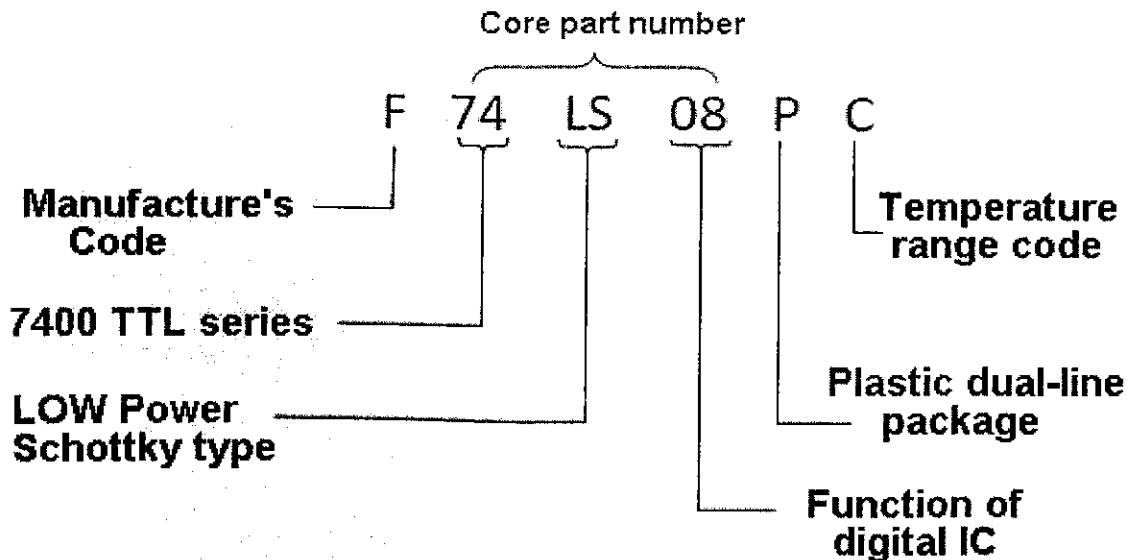
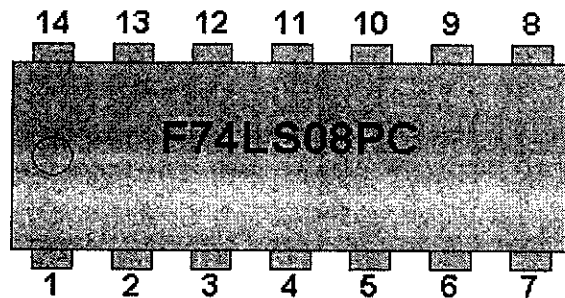
74: کدخانواده

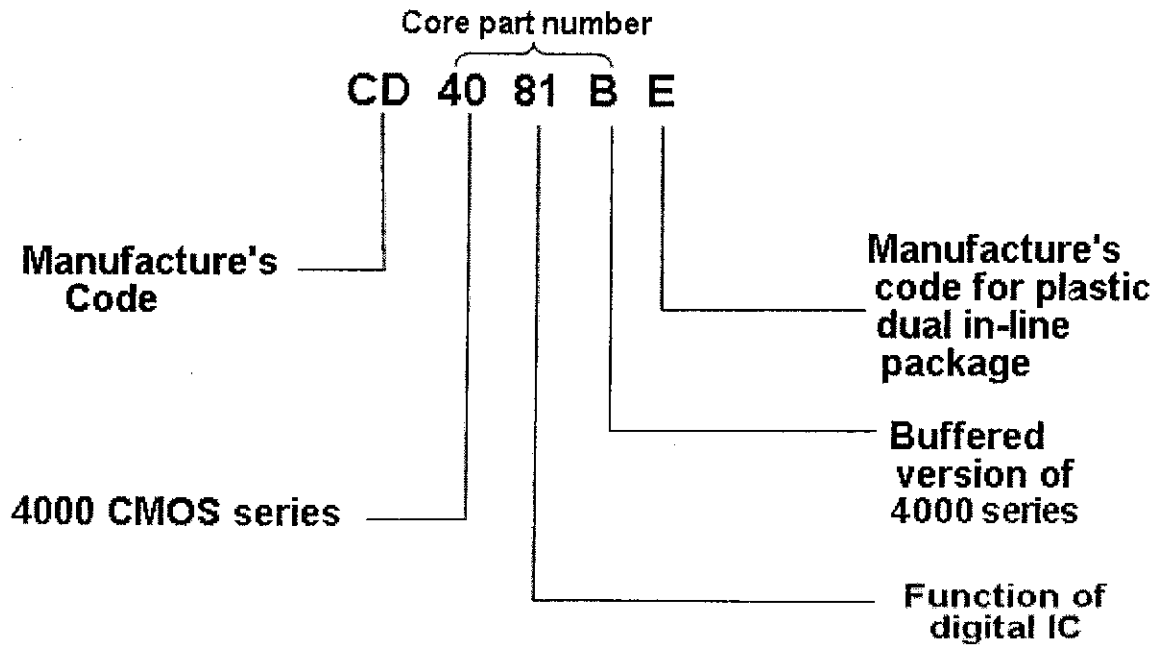
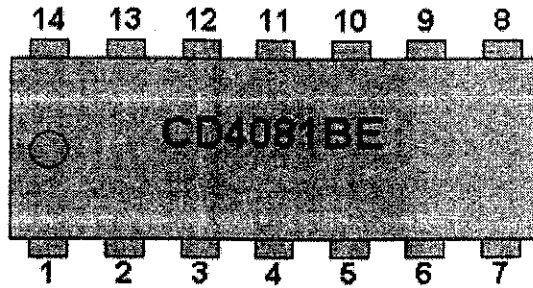
LS: تنوع در تکنولوژی

138: کدتابع دیجیتال

P: کدتعیین کننده روکش IC

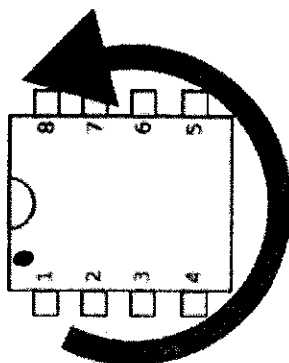
با دیدن شماره فوق بلافاصله می گوئیم که IC از نوع دیجیتال و از خانواده TTL است، برای مصارف عادی طرح شده و با تکنولوژی شاتکی باتوان مصرفی کم (LST) است و جنس روکش آن از پلاستیک است اما برای دانستن آن که چه عملی انجام می دهد باید TTL data book مراجعه کرد.



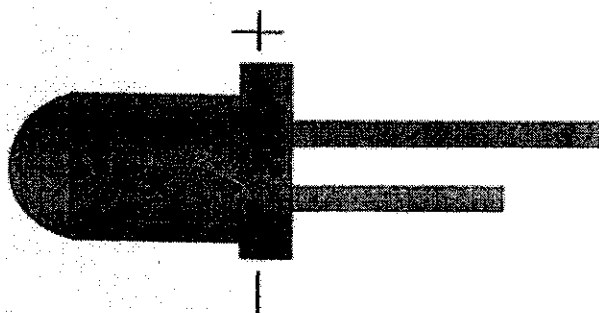
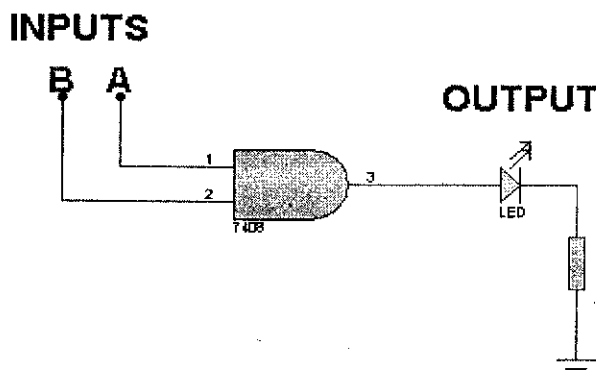


روی IC ممکن است اعداد دیگری نیز نوشته شده باشد، مثلاً 9825 که به مفهوم تاریخ تولید IC است (سال 1998 و هفته 25 از اول سال)

برای اینکه پایه های IC را شماره گذاری شود بایک نقطه روی IC در سمت چپ پایین آن پایه یک را مشخص می کند و پایه های دیگر در جهت حرکت عکس عقربه های ساعت شماره گذاری می شوند.



ولتاژ تغذیه برای IC های TTL: $V_{cc} = +5v$ و برای IC های CMOS: $+3v$ تا $+15v$ می باشد. خروجی مدار توسط LED (دیود نوری) مشخص می شود. LED یک المان دوسراست که سرکاتدو آن در آن مطابق شکل زیر مشخص می شود: بنابراین باید کاتد دیودها را بایک مقاومت به GND وصل کرد و خروجی مدار را به LED متصل نمود. مطابق شکل زیر:



آزمایش 1

آشنایی با گیت‌های منطقی

در این آزمایش با رفتارهای منطقی گیت‌های EX-OR, NAND, NOT, NOR, AND, OR آشنا می‌شوید و جدول صحت آنها را مورد بررسی قرار می‌دهید.

IC های مورد نیاز: 7400-7402-7404-7408-7432-7486

-گیت OR ($F=A+B+\dots$): در صورتیکه همه ورودیها صفر باشد $F=0$ در غیر این صورت $F=1$

-گیت AND ($F=A*B*\dots$): در صورتیکه همه ورودیها یک باشد $F=1$ در غیر این صورت $F=0$

-گیت NOT: خروجی معکوس شده ورودی است یعنی اگر $A=0$ پس $F=0$ و بالعکس

-گیت (NOT-OR) NOR: در صورتیکه همه ورودیها صفر باشد $F=1$ در غیر این صورت $F=0$

توجه کنید که وضعیت قرار گرفتن دروازه های منطقی NOR در مقایسه با چیدمان دروازه هادرون دیگر قطعات متفاوت است.

-گیت (NOT-AND) NAND: در صورتیکه همه ورودیها یک باشد $F=0$ در غیر این صورت $F=1$

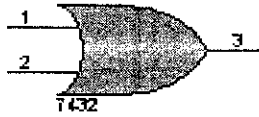
-گیت EX-OR: در صورتیکه همه ورودیها برابر باشند $F=1$ در غیر این صورت $F=0$

با اعمال ورودیهای مناسب به گیتها و متصل نمودن خروجی به لامپهای نشانگر (LED) می‌توانید جدول صحت گیت‌های مورد استفاده را بدست آورید.

شروع آزمایش:

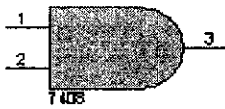
آزمایش 1-1

با استفاده از IC7432 مدار شکل زیر ساخته و با توجه به ورودیهای مناسب و خروجیهای بدست آمده جدول صحت آن را تحقیق کنید.



آزمایش 1-2

با استفاده از IC7408 مدار شکل زیر ساخته و جدول صحت آن را بررسی کنید.



آزمایش 1-3

با توجه به مدارهای 1 و 2 یک گیت OR سه ورودی و یک گیت ANA سه ورودی ترسیم و جدول صحت آنرا بدست آورید.

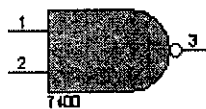
آزمایش 1-4

با استفاده از IC7404 مدار شکل زیر ساخته و جدول صحت آنرا تحقیق کنید.



آزمایش 1-5

با استفاده از IC7400 مدار شکل زیر ساخته و جدول صحت آنرا تحقیق کنید.

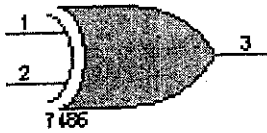


آزمایش 1-6

با کمک یک NAND دو ورودی یک NAND سه ورودی طراحی کنید.

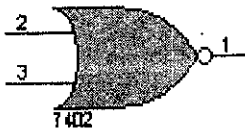
آزمایش 1-7

با استفاده از IC7486 مدار شکل زیر را ساخته و جدول صحت آن را تحقیق کنید.



آزمایش 1-8

با استفاده از IC7402 مدار شکل زیر را ساخته و جدول صحت آن را تحقیق کنید.



آزمایش 2

ساده کردن و ساختن توابع منطقی

در این آزمایش نحوه ساختن توابع منطقی، اثبات بعضی از قضایای جبر بول، ترسیم دیاگرامهای منطقی با استفاده از گیت NAND مورد بررسی قرار می گیرد.

IC های مورد نیاز: 7400-7404-7408-7432

آزمایش 1-2

توابع $F1$ و $F2$ را با استفاده از گیت های مختلف ساخته، سپس دو مدار ساخته شده را کنار یکدیگر قرار دهید و با اعمال ورودیهای مشابه جدول صحت ثابت کنید دو تابع مساوی هستند:

$$F1 = (x + y)(x + z)$$

$$F2 = x + yz$$

آزمایش 2-2

توابع $F1$ و $F2$ را با استفاده از گیت های مختلف ساخته، با اعمال ورودیهای مشابه ثابت کنید دو تابع مساوی هستند:

$$F1 = (XY)'$$

$$F2 = X' + Y'$$

آزمایش 3-2

IC 7400 شامل چهار گیت NAND دو ورودی است با این گیت یونیورسال می توان بقیه گیت های منطقی را ساخت. با این IC گیت های XOR-NOR-OR-AND-NOT را بسازید و جدول صحت آنها را آزمایش کنید

آزمایش 4-2

تابع بولی زیر را با استفاده از جدول کارنوساده کرده و تابع ساده شده F را به صورت مجموع حاصل ضربها بدست آورید و با استفاده از گیت های NAND، F و F' را ساخته و کنار یکدیگر قرار دهید.

$$F(A, B, C, D) = A'C + CD' + ACD + B'C'D'$$

آزمایش 5-2

توابع تبدیل کننده BCD TO GRAY پس از ساده سازی بوسیله نقشه کارنو بصورتی نوشته شده است که بتوان با کمترین تعداد گیت آنرا ساخت، مدار مربوط به این مبدل را ساخته و جدول صحت آنرا تحقیق کنید:

$$W = A$$

$$X = A + B$$

$$Y = BC' + B'C$$

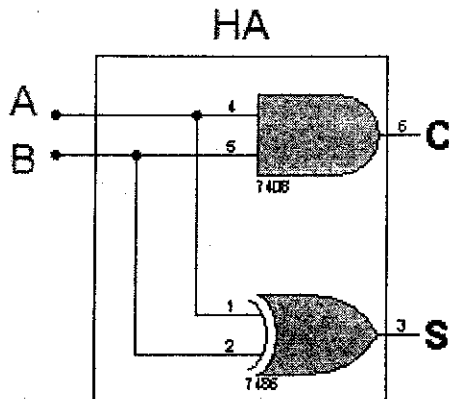
$$Z = CD' + C'D$$

آزمایش 3

جمع کننده ها و تفریق کننده ها (مدارهای محاسبه گر)

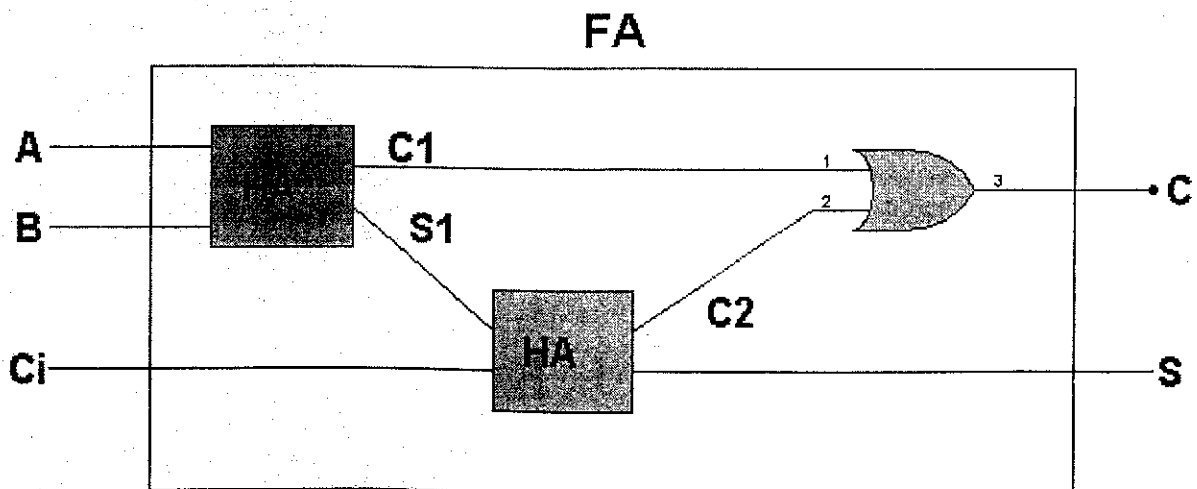
IC های مورد نیاز: 7400-7482-7483-7486

در این آزمایش طرز کار مدارهای نیم جمع کننده، تمام جمع کننده و تفریق کننده بررسی می شود. برای ساختن مدار جمع کننده هایی که بتواند دو عدد دوتایی چندرقمی را جمع کند احتیاج به مدارهای نیم جمع کننده (Half Adder) و تمام جمع کننده (Full Adder) می باشد. مداری که طرح ساختمانی آن را مشاهده می کنید مداری نیم جمع کننده است، این مدار تنها می تواند یک بیت مستقل را با یک بیت مستقل دیگر جمع کند.

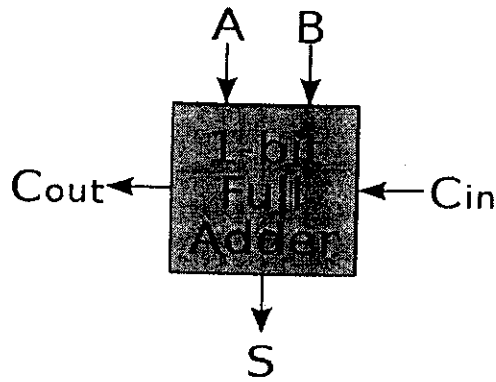


(شکل 1)

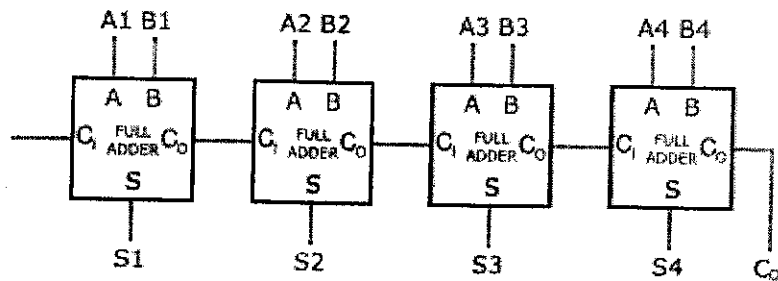
با در نظر گرفتن این مدار به عنوان یک واحد ساختمانی و کنار هم قرار دادن دو واحد و ترکیب خروجیها می توان مداری طرح کرد که جمع یک بیتی را به طور کامل به انجام برساند. طرح ساختمانی مدار جمع کننده کامل و نمودار بلوکی معرف یک واحد از این مدار را در زیر مشاهده می کنید:



(شکل 2)



باترکیب متوالی چند مدار جمع کننده یک بیتی می توان یک جمع کننده چندبیتی ساخت. در تصویر زیر نمودار بلوکی یک مدار جمع کننده چهاربیتی را مشاهده می کنید.

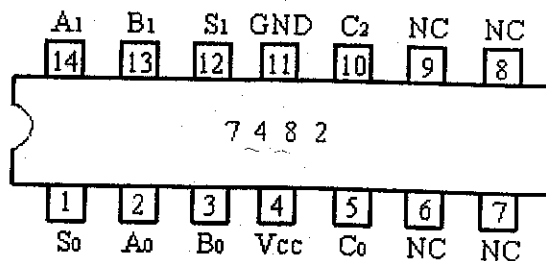


باتوجه به کاربرد بسیار این مدار، ساختمان آن به صورت یکپارچه نیز طراحی شده و به صورت آماده قابل استفاده است.

IC7482 یک جمع کننده دویبیتی است که به صورت زیر جمع را انجام می دهد:

$$\begin{array}{r}
 A_2 A_1 \\
 B_2 B_1 \\
 + C_{in} \\
 \hline
 C_{out} S_2 S_1
 \end{array}$$

اتصالات قطعه آن به صورت زیر است:

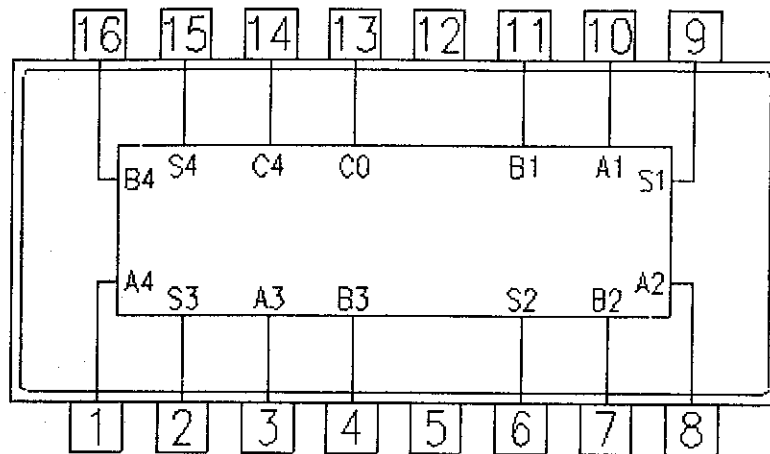


IC7483 یک جمع کننده موازی چهاربیتی است که جمع روبرور انجام می دهد:

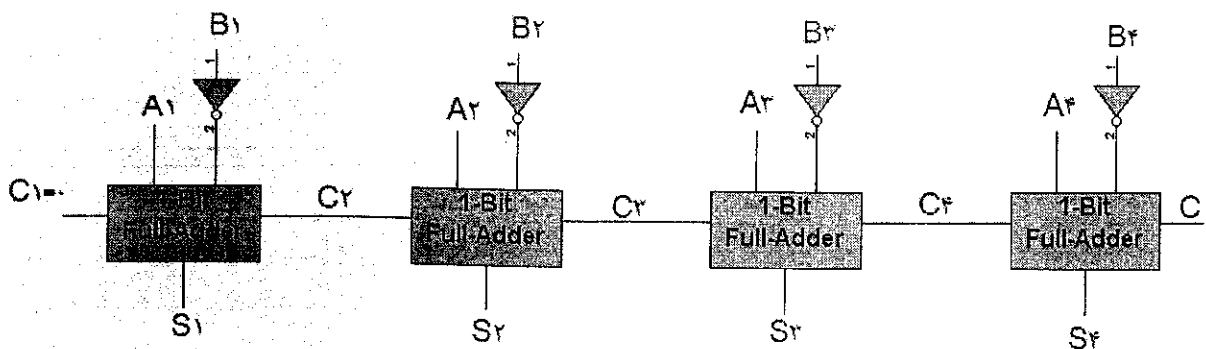
$$\begin{array}{r}
 A_4 A_3 A_2 A_1 \\
 B_4 B_3 B_2 B_1 \\
 + \quad \quad \quad C_{in} \\
 \hline
 \end{array}$$

Cout S4 S3 S2 S1

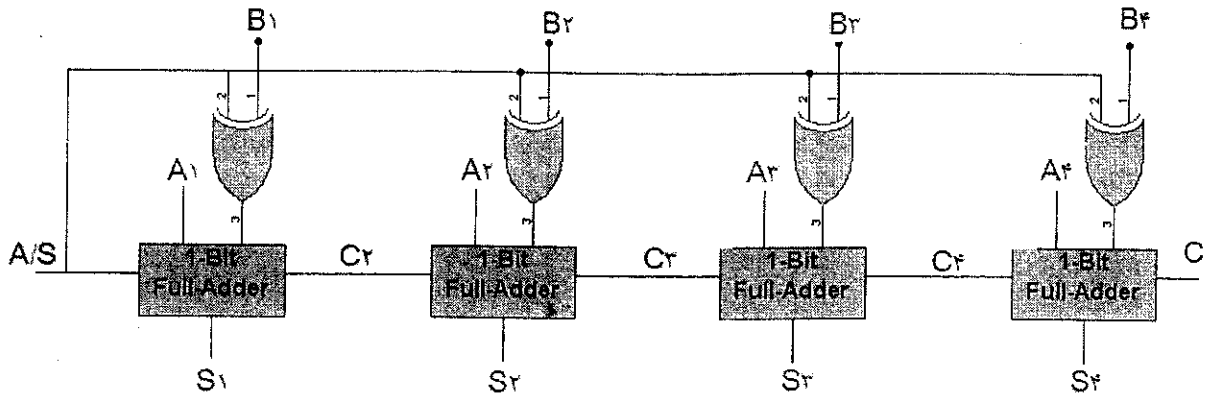
قطعه 7483 یک بسته بندی دربرگیرنده مدارات یکپارچه جمع کننده کامل چهاربیتی است. ساختمان این قطعه و اتصالات یکپارچه آن را در زیر مشاهده می کنید:



می دانیم که عملیات تفریق دودویی با توجه به مفهوم و کاربرد متمم مثبتی بر عملیات جمع دودویی قابل انجام است. به این ترتیب، با تکمیل مدار جمع کننده می توان به مدار تفریق کننده دست یافت. طرح ساختمانی یک مدار تفریق کننده چهاربیتی به صورت زیر است:



باتوجه به ساختمان مدارهای جمع کننده و تفریق کننده می توان آنها را به نحوی درهم ادغام کرد:



شکل (۳)

در این مدار اگر ورودی A/S صفر باشد عملیات $A+B$ انجام می شود و اگر ورودی یک باشد عملیات $A-B$ انجام می شود.

آزمایش 1-3:

مدار نیم جمع کننده شکل (1) را روی برد بسته و جدول صحت آنرا تحقیق کنید.

آزمایش 2-3:

با استفاده از گیت XOR و NAND یک مدار نیم جمع کننده طراحی و آزمایش کنید.

آزمایش 3-3:

مدار تمام جمع کننده شکل (2) را روی برد بسته و جدول صحت آنرا تحقیق کنید.

آزمایش 4-3:

با استفاده از IC7483 با اعمال ورودیهای داده شده و قراردادن LED در خروجی جدول زیر را تکمیل کنید:

C0	A4 A3 A2 A1	B4 B3 B2 B1	C4 S4 S3 S2 S1
0	0 0 0 1	0 1 0 0	
1	0 0 0 1	0 1 0 0	
0	1 0 1 0	0 1 0 1	
1	1 0 1 0	0 1 0 1	
0	1 1 0 0	1 0 1 1	
1	1 1 0 0	1 0 1 1	
0	1 0 0 1	0 0 1 0	
1	1 0 0 1	0 0 1 0	

آزمایش 5-3:

مدار شکل (3) را بسته و جدول زیر را برای موقعی که $A/S=0$ و $A/S=1$ باشد کامل کنید:

				A/S=0					A/S=1								
A4	A3	A2	A1	B4	B3	B2	B1	C4	S4	S3	S2	S1	C4	S4	S3	S2	S1
0	1	0	1	0	0	1	1										
1	0	0	1	1	0	0	0										

آزمایش 4

مقایسه کننده ها

مقایسه دو عدد برای تعیین بزرگتر، کوچکتر یا برابر بودن یک عدد و عدد دیگر انجام می شود. مقایسه کننده اندازه یک مدار ترکیبی است که دو عدد A و B را مقایسه و اندازه نسبی آنها را تعیین می کند. خروجی مقایسه با سه متغیر دودویی تعیین می شود که نشان می دهد $A < B$ ، $A > B$ یا $A = B$

IC های مورد نیاز: 7402 - 7408 - 7485

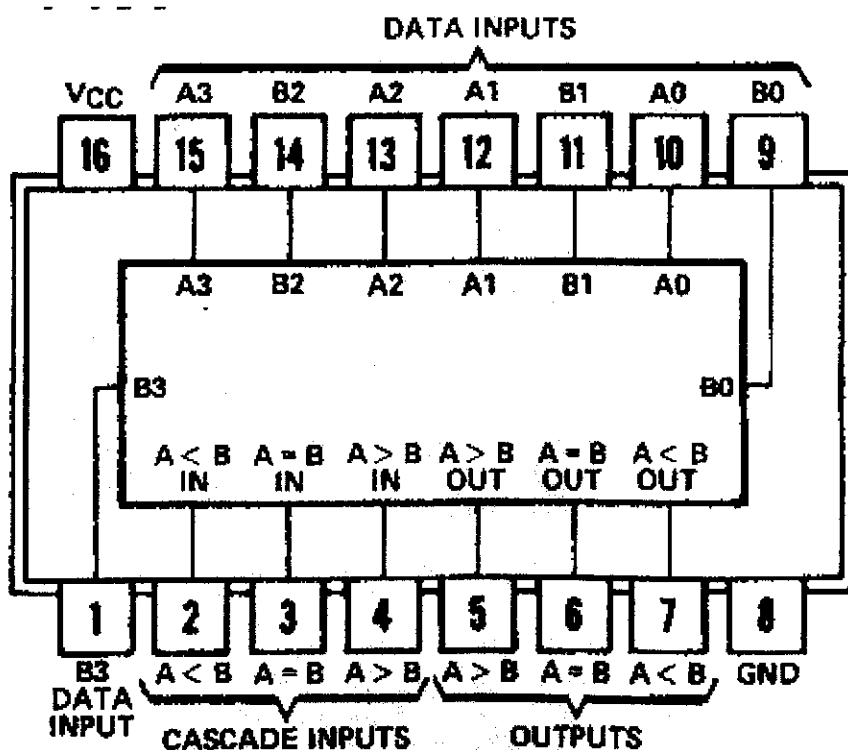
آزمایش 1-4:

با استفاده از IC های 7402 و 7408 یک مقایسه گر طراحی کنید که دو عدد یک رقمی را با هم مقایسه کند و بزرگتر، کوچکتر و مساوی بودن را در خروجی نشان دهد. پس از طراحی مدار را بسته و آزمایش کنید.
آزمایش 2-4:

مدارات یکپارچه 7485 می تواند اندازه دو عدد چهار بیتی (BCD) را با هم مقایسه کند. این قطعه دارای سه خروجی مستقل است که نتیجه مقایسه را اعمال می کند.

در این قطعه برای اعلام ارقام دو عدد، هشت پایه به نامهای A_0-A_3 و B_0-B_3 در نظر گرفته شده است. نتیجه مقایسه نیز با بررسی پایه های موسوم به $A < B$ ، $A > B$ و $A = B$ مشخص می شوند.

در این IC سه ورودی به عنوان ورودیهای Case cade در نظر گرفته می شود که برای مقایسه اعداد بیش از چهار بیت و بستن IC های 7485 به طور زنجیره ای استفاده می شود.



با اعمال ورودیهای زیر خروجی IC را مشخص کنید:

A3	A2	A1	A0	B3	B2	B1	B0	خروجی
1	0	0	1	1	1	0	0	
1	1	0	0	1	0	1	1	
0	0	1	1	0	0	1	1	

آزمایش 3-4:

برای انجام مقایسه میان اعداد بزرگتر با طول بیش از هشت بیت می توان از چند قطعه مشابه بهره برد. برای این کار باید این قطعات در پی هم بسته شوند. حال با استفاده از دو عدد IC 7485 یک مقایسه گر طراحی کنید که دو عدد هشت رقمی را با هم مقایسه کند. مدار تکمیل شده را روی برد بسته و با اعمال ورودیهای زیر خروجیها را بررسی کنید.

A7	A6	A5	A4	A3	A2	A1	A0	B7	B6	B5	B4	B3	B2	B1	B0	خروجی
0	1	0	0	1	0	0	1	1	0	0	0	1	1	0	0	
1	0	0	0	1	1	0	0	0	0	0	1	1	0	1	1	
0	0	0	0	0	0	1	1	0	0	0	0	0	0	1	1	

آزمایش 5 دکودرها و نمایشگرها

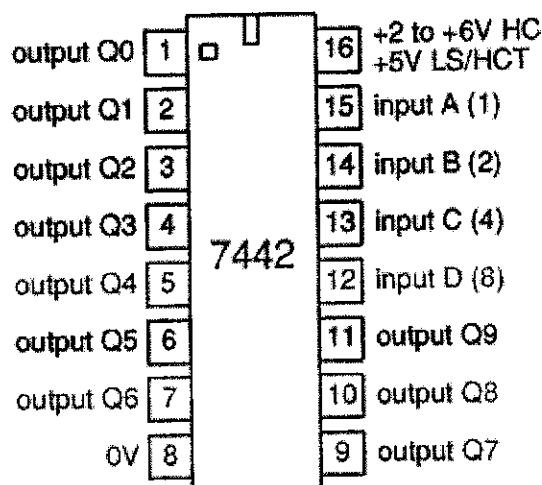
IC های مورد نیاز: 7442-7447

یک دکودر (Decoder) یا کشف رمز کننده مدار ترکیبی است که اطلاعات دوتایی را از n خط ورودی به حداکثر 2^n خط خروجی منحصر به فرد تبدیل می کند. چنانچه اطلاعات دکودر شده n بیتی، ترکیبهای استفاده نشده یا بی اثر داشته باشد خروجی دکودر کمتر از 2^n خروجی خواهد داشت. نام کشف رمز کننده نیز در ارتباط با برخی تبدیل کننده های کدهاست. مثل:

(BCD to decimal decoder) 7442

(BCD to seven segment decoder) 7447

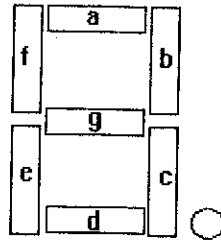
IC 7442 یک دکودر BCD به دهدهی است و دارای چهار ورودی A, B, C, D و ده خروجی است. شکل بلوکی آن به صورت زیر است:



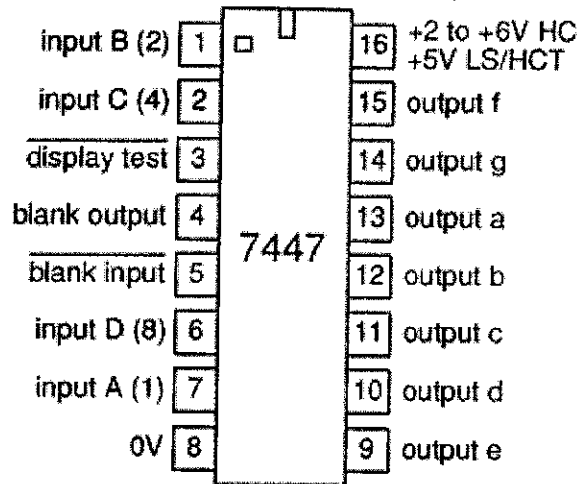
در این IC به ازای هر عدد دوتایی 0 تا 9، خروجی مربوط به آن ورودی صفر شده و بقیه خروجیها در وضعیت یک باقی می مانند.

در مدارات منطقی وقتی اعداد دهدهی به صورت BCD کد شده باشند، برای نمایش آنها با استفاده از نمایشگرهای هفت قسمتی نیاز به مدار واسطه ای است تا عملیات کدگشایی یا تبدیل کد را بر روی سامان دهد.

پیش از هر چیز باید بدانیم که یک نمایشگر هفت قسمتی همانطور که از نامش پیداست، متشکل از هفت قسمت است که با حروف a تا g (مطابق شکل) نامگذاری می شوند. اکثر قطعات نمایشگر هفت قسمتی یک قطعه اضافی برای نمایش ممیز نیز دارند که با نشان h مشخص می شود.



IC7447 به ازای هر عدد دوتایی 0 تا 9، خروجیها به نحوی در وضعیت 0 یا 1 قرار می گیرند که با اتصال به 7-Segment عدد اعشاری معادل دوتایی بر روی نمایشگر 7 قسمتی ظاهر میگردد.



نمایشگر هفت قسمتی شامل هشت LED می باشد. آند تمام این LEDها به هم متصل شده اند و به صورت پایه (Common Anode) CA از این نمایشگر بیرون آمده اند که برای استفاده از نمایشگر، این پایه می بایست توسط یک مقاومت 270 اهم به +5 ولت متصل گردد.

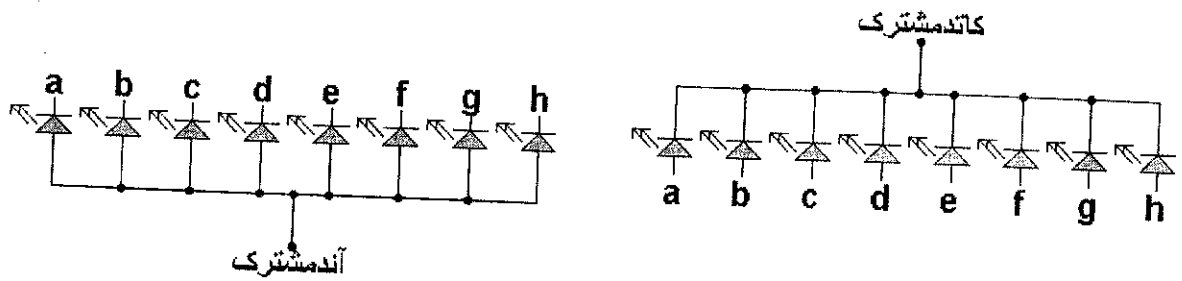
آشنایی با ساختمان نمایشگر هفت قسمتی:

یک نمایشگر هفت قسمتی را می توان به شیوه های مختلفی ساخت در ساختمان داخلی آنها می توان نمایشگرهای فلورسان (مثلا در وسایلی مانند اجاقهای مایکروویو و برخی از ساعتها) نمایشگرهای بلور مایع یا LCD (ساعتهای مچی و ادوات دیجیتالی مختلف) و دیودهای نورانی یا LED (تابلوه های برق و نمایشگرهای بزرگ) برای تحقق قطعات استفاده کرد.

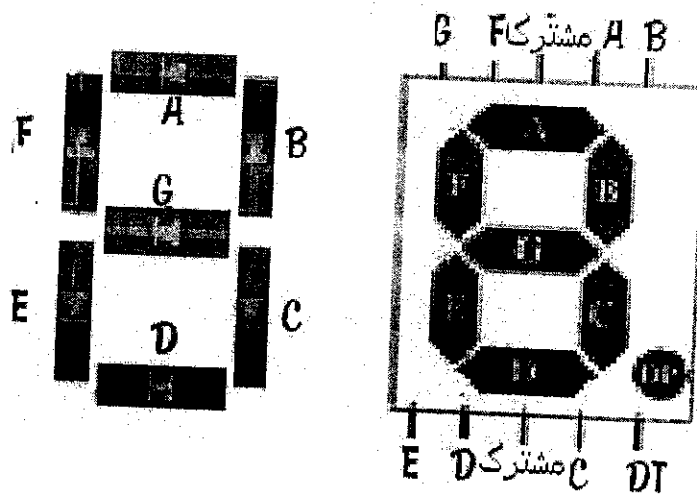
در شرایط آزمایشگاهی با نمایشگرهای هفت قسمتی ساخته شده از دیودهای نورانی کار می کنیم و به همین خاطر با ساختمان داخلی آنها بیشتر آشنا می شویم.

دیودهای نورانی درون یک نمایشگر هفت قسمتی از هم جدا نیستند. آنها از یک طرف (یا از سر کاتد یا آند) به هم بسته شده اند. تغذیه این دیودها از طریق یک بار مشترک صورت می پذیرد. سردیگر این دیودها به طور جداگانه آزاد و در اختیار است و به خروجیهای مدار مبدل کد کننده متصل می گردند. با این ساختار به اتصالات الکتریکی کمتری نیاز است و همچنین فعال یا غیر فعال کردن یک رقم به سادگی با اداره تنها یک بار امکان پذیر است.

در تصویر مدار داخلی دو نوع نمایشگر هفت قسمتی کاتدمشترک و آندمشترک را مشاهده می کنید.



با توجه به وضعیت خروجی مدار مبدل کد و سطح منطقی آنها، از یکی از دو نمایشگرهای هفت قسمتی که به نحو مناسب تغذیه شده اند می توان استفاده کرد. وقتی از یک نمایشگر هفت قسمتی استفاده می کنیم، باید یک قطعه سروکار داریم که دارای ده پایه است که نامگذاری پایه ها به صورتی است که در تصویر مشاهده می کنید. پایه K همان پایه ای است که برای اتصال به بار مشترک و نهایتاً تغذیه مدار به کار برده می شود. (از دو پایه مشابه K تنها کافی است که یکی به کار برده شود)



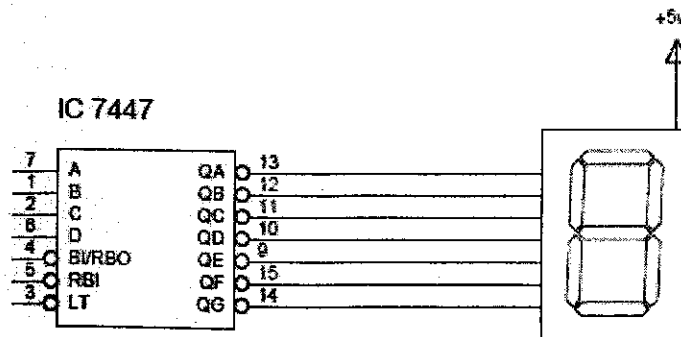
آزمایش 1-5:

جدول صحت دکودر 7442 را تحقیق کنید

ABCD	D0	D1	D2	D3	D4	D5	D6	D7	D8	D9
0000										
0001										
0010										
0011										
0100										
0101										
0110										
0111										
1000										
1001										
1010										
1011										
1100										
1101										
1110										
1111										

آزمایش 2-5:

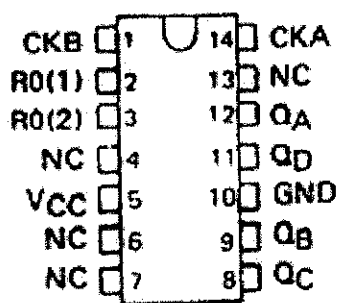
مدار داده شده که شامل یک دکودر BCD به 7-Segment است 7 است راروی بورد بسته و با اعمال اعداد 0 تا 9 در ورودی IC، اعداد نشان داده شده راروی نمایشگر مشاهده و ثبت کنید. ورودیهای 1010 تا 1111 در BCD هیچ مفهومی ندارند، الگوهای نمایشی خروجی از شش ترکیب ورودی استفاده نشده را ملاحظه و ثبت کنید.



آزمایش 6 اعدادباینری

ICهای موردنیاز: 7447-7493

IC7493 یک شمارنده BCD (دهدهی) است که پایه های آن مطابق شکل زیر نامگذاری می شوند. برای شمارش در مبنای ده کفایت پایه ی B (پایه ی 1) را به خروجی Q_A (پایه ی 12) وصل کنیم و پالس کلاک را به ورودی A اعمال نماییم.



پایه های NC:

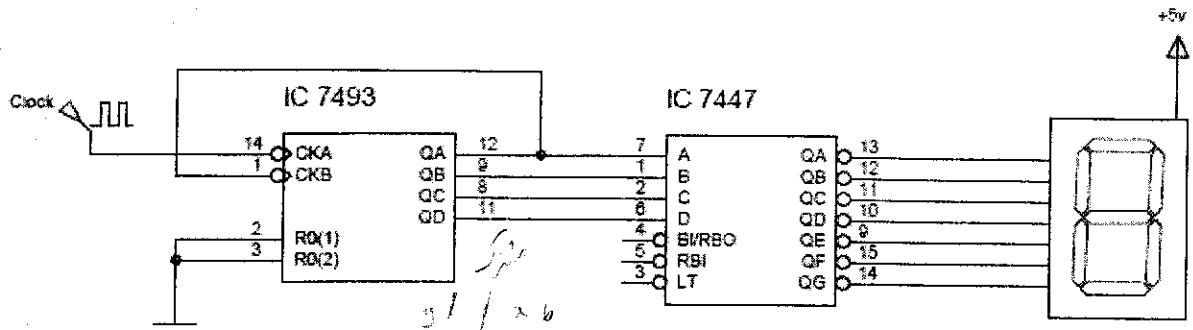
این پایه ها برای استاندارد کردن تعداد پایه های IC استفاده می شوند و کاربرد دیگری ندارند.

شرح آزمایش:

پالس 1Hz را بوسیله ی سیگنال ژنراتور و اسیلوسکوپ تولید و تنظیم می کنیم. چهار خروجی شمارنده را به 7447 (دکودر BCD به 7-segment) وصل کرده و خروجی های 7447 را به 7-segment وصل خواهیم کرد.

آزمایش 1-6:

مدار شکل 1 یک شمارنده اعدادباینری است، مدار را بر روی برد بسته و طرز کار مدار را توضیح دهید. یکی از کانالهای اسیلوسکوپ را به CLOCK و کانال دیگر را به ترتیب به خروجیهای Q_A, Q_B, Q_C, Q_D متصل کرده، شکل موجهای مشاهده شده روی اسیلوسکوپ را ترسیم نمایید.

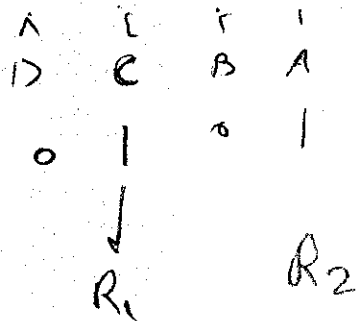
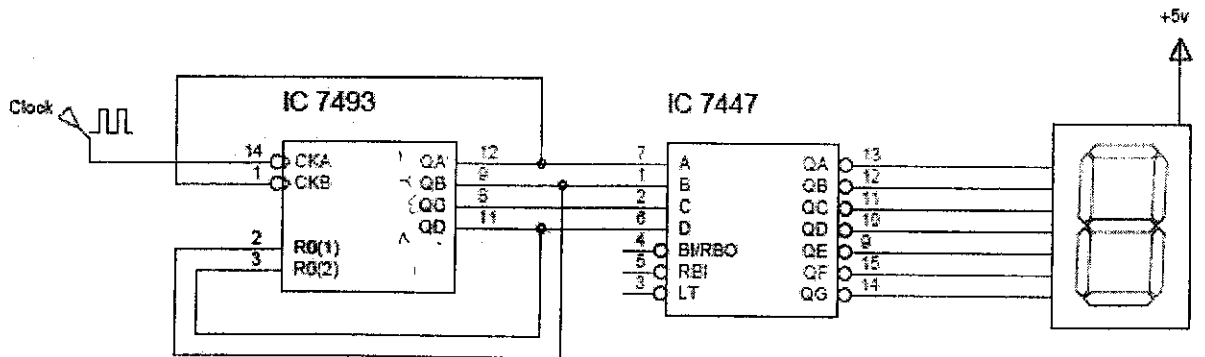


آزمایش 6-2:

مدار زیر مدار شمارنده BCD می باشد که قادر است از صفر تا 9 را بشمارد، طرز کار مدار را تشریح کرده سپس آنرا روی برد بسته و صحت کار آنرا تحقیق کنید

آزمایش 6-3:

باتوجه به مدار زیر شمارنده هایی طراحی کنید که از صفر تا 5، 11 را بشمارد.



QA QB QC QD

آزمایش 7

فلیپ فلاپها ونحوه ساختن آنها با استفاده از یکدیگر

ICهای مورد نیاز: 7400-7474-7476

فلیپ فلاپ RS بدون clock pulse و یا clock pulse را می توان با استفاده از گیت های مختلف از جمله NAND ساخت. در فلیپ فلاپ RS با CP در صورتیکه S و R صفر باشند پس از CP خروجی در وضعیت قبلی باقی خواهد ماند و در صورتیکه $S=1$ و $R=0$ شود پس از CP، $Q=1$ و $Q'=0$ می شود (مدار SET) و در صورتیکه $S=0$ و $R=1$ شود پس از CP، $Q=0$ و $Q'=1$ می شود (مدار RESET) و در صورتیکه $S=1$ و $R=1$ شود مدار در وضعیت غیر مطلوب قرار می گیرد.

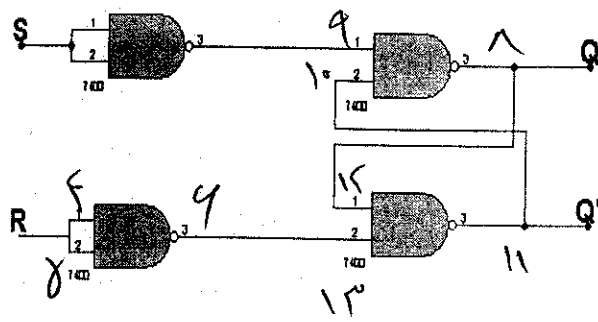
فلیپ فلاپ JK همان فلیپ فلاپ RS است که وضعیت غیر مطلوب به وضعیت toggle تبدیل شده اند.

در فلیپ فلاپ D ورودی D پس از یک CP به خروجی Q منتقل می شود. با استفاده از فلیپ فلاپ JK می توان فلیپ فلاپهای D و T را ساخت و همچنین با استفاده از فلیپ فلاپ D میتوان فلیپ فلاپ T را ساخت.

آزمایش 1-7:

مدار فلیپ فلاپ RS شکل زیر را ساخته و جدول مشخصات آن را تحقیق کنید.

S	R	Q	Q'
0	0		
1	0		
0	1		
1	1		



$\checkmark \rightarrow GND$
 $14 \rightarrow VCC$

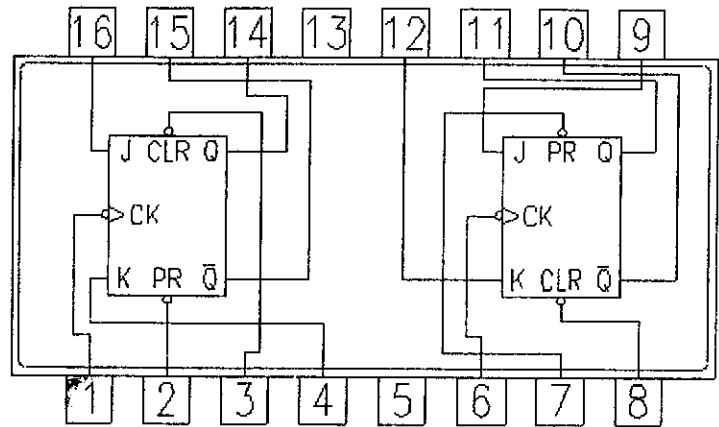
آزمایش 2-7:

مدار فلیپ فلاپ RS با CP را ساخته و جدول مشخصات آن را تحقیق کنید.

آزمایش 3-7:

فلیپ فلاپ JK (7476) را در نظر گرفته و جدول مشخصات آن را تحقیق کنید.

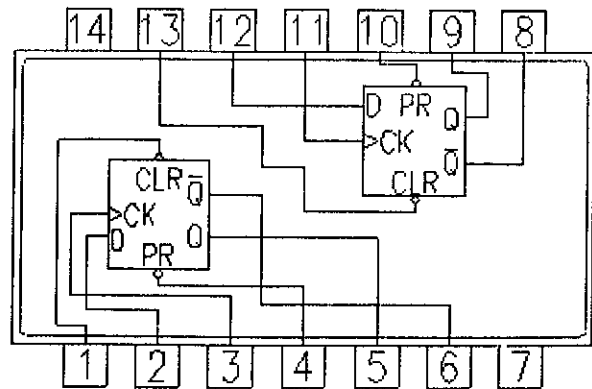
J	K	Q	Q'
0	0		
1	0		
0	1		
1	1		



آزمایش 4-7:

فلیپ فلاپ D (7474) را در نظر گرفته و جدول مشخصات آن را تحقیق کنید.

D	Q	Q'
0		
1		



آزمایش 5-7:

با استفاده از فلیپ فلاپ JK یک فلیپ فلاپ D ساخته و جدول مشخصات آنرا تحقیق کنید.

آزمایش 6-7:

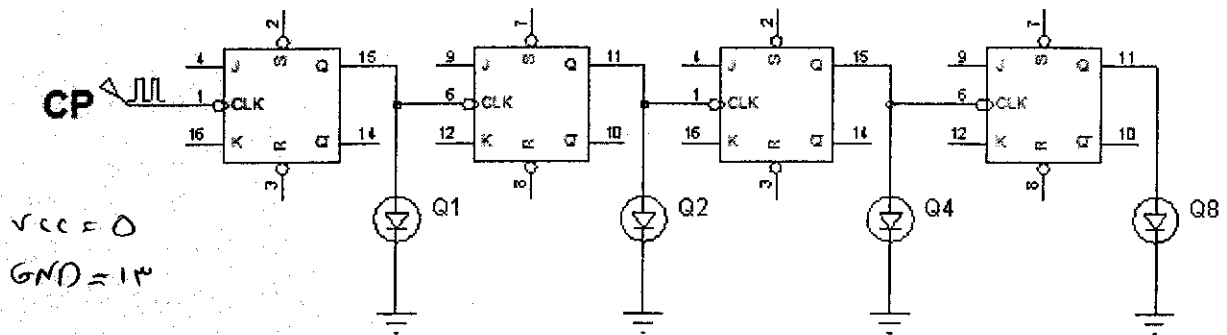
با استفاده از فلیپ فلاپ JK یک فلیپ فلاپ T ساخته و جدول مشخصات آنرا تحقیق کنید.

آزمایش 8

آشنایی با طرز کار انواع مدارهای شمارنده

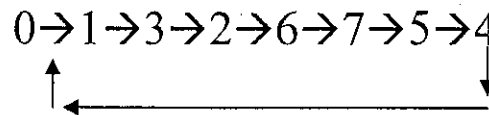
در این آزمایش با استفاده از فلیپ فلاپ JK (7476) و گیت‌های مختلف انواع مدارهای شمارنده ساخته و جدول صحت آنها بررسی می‌شود.
آزمایش 1-8:

مدار شمارنده شانزده وضعیت‌ی شکل زیر را ساخته و جدول تغییرات آن را تحقیق کنید.



آزمایش 2-8:

با استفاده از فلیپ فلاپ JK مدار سنکرون شمارنده سه بیتی را طراحی کنید:



آزمایش 3-8:

در شمارنده چهاربیتی (MOD 16) اگر بخواهیم شمارنده را به MOD های مختلفی تبدیل کنیم، هر کدام از خروجیهای ABCD یا Q1Q2Q4Q8 که به ازای شماره MOD به منطق 1 می‌روند را به ورودی تک یا چند گیت NAND وصل می‌کنیم. خروجی این گیت را به ورودی CLR تمام فلیپ فلاپها وصل می‌کنیم تا همه فلیپ فلاپها به MOD مورد نظر که رسید از کار بیفتند و شمارش از دوباره آغاز شود. با این توضیح شمارنده MOD 10 را طراحی، سپس جدول تغییرات آن را تحقیق کنید.